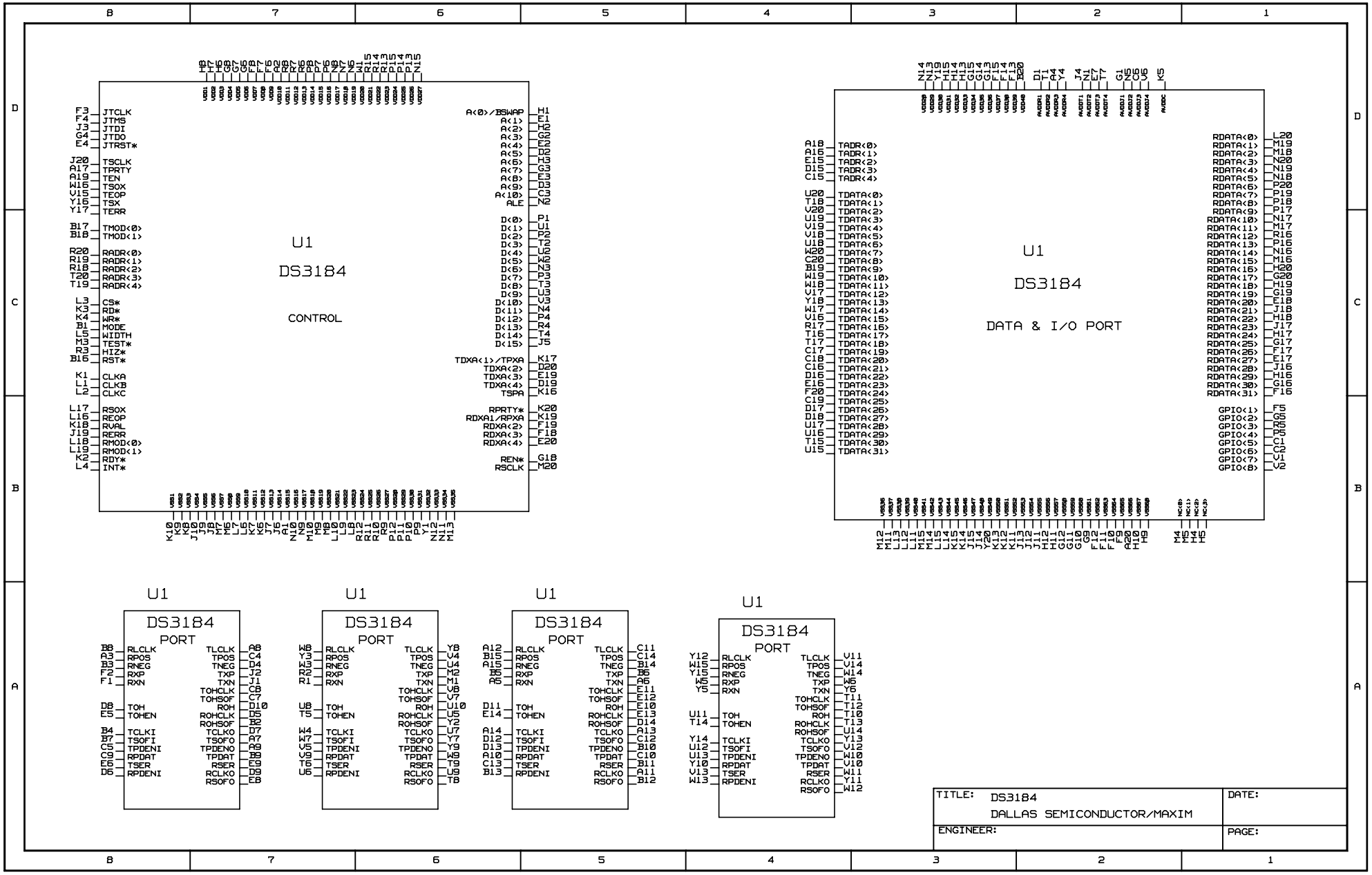
U1
DS3184
CONTROL
JTCLK
JTMS
JTDI
JTDO
JTRST*
TSCLK
TPRTY
TEN
TSOX
TEOP
TSX
TERR
TMOD<0>
TMOD<1>
RADR<0>
RADR<1>
RADR<2>
RADR<3>
RADR<4>
CS*
RD*
WR*
MODE
WIDTH
TEST*
HIZ*
RST*
CLKA
CLKB
CLKC
RSOX
REOP
RVAL
RERR
RMOD<0>
RMOD<1>
RDY*
INT*
A<0>/BSWAP
A<1>
A<2>
A<3>
A<4>
A<5>
A<6>
A<7>
A<8>
A<9>
A<10>
ALE
D<0>
D<1>
D<2>
D<3>
D<4>
D<5>
D<6>
D<7>
D<8>
D<9>
D<10>
D<11>
D<12>
D<13>
D<14>
D<15>
TDXA<1>/TPXA
TDXA<2>
TDXA<3>
TDXA<4>
TSPA
RPRTY*
RDXA1/RPXA
RDXA<2>
RDXA<3>
RDXA<4>
REN*
RSCLK
U1
DS3184
DATA & I/O PORT
TADR<0>
TADR<1>
TADR<2>
TADR<3>
TADR<4>
TDATA<0>
TDATA<1>
TDATA<2>
TDATA<3>
TDATA<4>
TDATA<5>
TDATA<6>
TDATA<7>
TDATA<8>
TDATA<9>
TDATA<10>
TDATA<11>
TDATA<12>
TDATA<13>
TDATA<14>
TDATA<15>
TDATA<16>
TDATA<17>
TDATA<18>
TDATA<19>
TDATA<20>
TDATA<21>
TDATA<22>
TDATA<23>
TDATA<24>
TDATA<25>
TDATA<26>
TDATA<27>
TDATA<28>
TDATA<29>
TDATA<30>
TDATA<31>
RDATA<0>
RDATA<1>
RDATA<2>
RDATA<3>
RDATA<4>
RDATA<5>
RDATA<6>
RDATA<7>
RDATA<8>
RDATA<9>
RDATA<10>
RDATA<11>
RDATA<12>
RDATA<13>
RDATA<14>
RDATA<15>
RDATA<16>
RDATA<17>
RDATA<18>
RDATA<19>
RDATA<20>
RDATA<21>
RDATA<22>
RDATA<23>
RDATA<24>
RDATA<25>
RDATA<26>
RDATA<27>
RDATA<28>
RDATA<29>
RDATA<30>
RDATA<31>
GPIO<1>
GPIO<2>
GPIO<3>
GPIO<4>
GPIO<5>
GPIO<6>
GPIO<7>
GPIO<8>
U1
DS3184
PORT
RLCLK
RPOS
RNEG
RXP
RXN
TOH
TOHEN
TCLKI
TSOFI
TPDENI
RPDAT
TSER
RPDENI
TLCLK
TPOS
TNEG
TXP
TXN
TOHCLK
TOHSOF
ROH
ROHCLK
ROHSOF
TCLKO
TSOFO
TPDENO
TPDAT
RSER
RCLKO
RSOFO
U1
DS3184
PORT
U1
DS3184
PORT
U1
DS3184
PORT
TITLE: DS3184
DALLAS SEMICONDUCTOR/MAXIM
DATE:
ENGINEER:
PAGE: